

האוניברסיטה העברית בירושלים

סילבוס

האקתון השבבים - 83934

תאריך עדכון אחרון 23-09-2024

נקודות זכות באוניברסיטה העברית: 2

תואר: בוגר

היחידה האקדמית שאחראית על הקורס: פיסיקה יישומית

השנה הראשונה בתואר בה ניתן ללמוד את הקורס: 0

סמסטר: סמסטר ב'

שפת ההוראה: עברית

קמפוס: קרית א"י ספרא

מורה אחראי על הקורס (רכז): פרופ' פרדי גבאי

דוא"ל של המורה האחראי על הקורס: freddy.gabbay@mail.huji.ac.il

שעות קבלה של רכז הקורס: בתאום מראש

מורי הקורס:

פרופ פרדי גבאי

תאור כללי של הקורס:

קורס האקתון לפיתוח מאיץ חומרה עם מעבד RISC-V

מטרות הקורס:

הקורס יעניק לסטודנטים חוויה ייחודית של אירוע האקתון המשלב פיתוח מאיץ חומרה בשפת תיאור החומרה (Verilog / SystemVerilog) עם מעבד RISC-V. הקורס יאפשר לסטודנטים התנסות מעמיקה באינטראקציה של מיקרו-מעבד, מאיץ ותוכנה.

תוצרי למידה

בסיומו של קורס זה, סטודנטים יהיו מסוגלים:

הסטודנטים יתנסו בפיתוח חומרת מאיץ יחד עם מעבד RISC-V בשילוב תכנה.

דרישות נוכחות (%) :

100

שיטת ההוראה בקורס: למידה פעילה באמצעות האקתון המשלב מספר מפגשי הכנה מקוונים

רשימת נושאים / תכנית הלימודים בקורס:

1. ארכיטקטורות מעבד RISC-V

2. הכרות עם פיתוח מאיצי חומרה

3. הכרות מערכתית המשלבת מעבד, מאיץ, כרטיס חומרה ותוכנה

חומר חובה לקריאה:

אין

חומר לקריאה נוספת:

אין

מרכיבי הציון הסופי :

הגשת עבודה מסכמת / פרויקט גמר / מטלת סיכום / מבחן בית / רפרט 70 %
מטלות הגשה במהלך הסמסטר: תרגילים / עבודות / מבדקים / דוחות / פורום / סימולציה ואחרות
30 %

מידע נוסף / הערות:
חובה להשתתף באירוע ההאקתון